



ЧЕРНІВСЬКИЙ ДЕРЖАВНИЙ  
БІЗНЕС-КОЛЕДЖ

Кафедра комп'ютерної інженерії та інформаційних  
технологій

## СИЛАБУС

Базова інформація про дисципліну	
<b>Назва дисципліни</b>	<b>СЕ003 / Комп'ютерна логіка / Computer Logic</b>
<b>Рівень фахової передвищої освіти</b>	Початковий рівень (короткий цикл) вищої освіти
<b>Галузь знань</b>	12 „Інформаційні технології”
<b>Спеціальність</b>	123 „Комп'ютерна інженерія”
<b>Освітня програма</b>	Комп'ютерна інженерія
<b>Семестр</b>	1.2 семестр
<b>Курс</b>	1 курс (11 клас)
<b>Анотація курсу</b>	<p><b>Мета</b> навчальної дисципліни полягає в:</p> <ul style="list-style-type: none"><li>- оволодінні фундаментальними знаннями про методи та способи побудови цифрових блоків засобами символної логіки;</li><li>- формуванні у студентів теоретичних фундаментальних знань про принципи роботи цифрових блоків;</li><li>- ознайомленні студентів з символним методом побудови цифрових блоків;</li><li>- формуванні понять про позиційні та непозиційні системи числення, їх взаємне перетворення та застосування в обчислювальній техніці;</li><li>- формуванні понять про елементи булевої алгебри, синтез цифрових блоків, методи мінімізації булевих функцій, методи отримання та контролю досягнення мінімальних форм булевих функцій;</li><li>- формуванні у студентів практичних навичок побудови машинних та внутрісуматорних кодів та побудові принципових цифрових схем для виконання арифметичних операцій;</li></ul>

**Завдання** навчальної дисципліни полягає в:

- формуванні розуміння внутрішньої будови ЦБ;
- отриманні знань про базові елементи ЦБ та методи побудови ЦБ;

У результаті вивчення навчальної дисципліни студент повинен **знати:**

- методи переведення чисел із однієї позиційної системи (ПСЧ) в іншу ПСЧ, реалізацію даної дії машинним способом;
- методи побудови машинних та внутрісуматорних модифікованих кодів, реалізацію даної дії машинним способом;
- методи реалізації арифметичних дій засобами машинної логіки;
- поняття логічних(булевих) функцій;
- позначення та синтаксис логічних функцій;
- правила побудови таблиць істинності;
- правила запису логічних функцій у вигляді формул;
- поняття базису Буля;
- зображення та принцип дії основних логічних елементів;
- правила побудови комбінаційних схем;
- закони булевої алгебри;
- способи мінімізації логічних рівнянь;
- поняття та правила запису ДДНФ та ДКНФ;
- закони алгебри Жегалкіна;
- поняття поліному Жегалкіна;
- поняття визначення *система числення*.
- принцип утворення двійкової та шістнадцяткової системи числення .

- правила переведення чисел у двійкову систему числення та навпаки.
- правила переведення чисел у шістнадцяткову систему числення та навпаки.
- методи переведення чисел із однієї позиційної системи (ПСЧ) в іншу ПСЧ, реалізацію даної дії машинним способом;
- методи побудови машинних та внутрісуматорних модифікованих кодів, реалізацію даної дії машинним способом;
- методи реалізації арифметичних дій засобами машинної логіки;

**вміти:**

- переводити числа із однієї ПСЧ в іншу методом безпосередніх перетворень та методом прискореного переведення;
- формувати булеві функції за їх описом, записувати різні представлення булевих функцій;
- мінімізувати булеві функції методами Квайна, Квайна- Мак Класкі,
- записувати логічні функції;
- утворювати таблиці істинності на основі булевих функцій та навпаки;
- проводити обрахунок кінцевого значення функції;
- будувати комбінаційні схеми на основі логічних функцій;
- проводити мінімізацію логічних рівнянь;
- записувати логічну функцію у вигляді ДДНФ та ДКНФ;
- утворювати поліном Жегалкіна;
- мінімізувати логічні функції за допомогою карт Карно.

	<ul style="list-style-type: none"> <li>- виконувати взаємні перетворення чисел у різних системах числення</li> <li>- записувати цілу дробову частини числа у різних системах числення</li> <li>- будувати активні математичні, логічні моделі ЦБ, які реалізують основні арифметичні дії та логічні функції в 2 ПСЧ, в мінус-2 ПСЧ, в 2-10 ПСЧ;</li> <li>- будувати елементи принципових цифрових електричних схем</li> <li>- будувати активні математичні, логічні моделі ЦБ, які реалізують основні арифметичні дії та логічні функції в 2 ПСЧ, в мінус-2 ПСЧ, в 2-10 ПСЧ;</li> <li>- будувати принципові блочно-модульні електричні схеми на основі активних логічних моделей ЦБ.</li> </ul>
<b>Сторінка курсу в MOODLE</b>	<a href="http://78.137.2.119:1919/m72/course/view.php? =1184">http://78.137.2.119:1919/m72/course/view.php? =1184</a>
<b>Мова викладання</b>	українська
<b>Лектор курсу</b>	Хотунов Владислав Ігорович канд. пед. наук, доцент канали комунікації: СДН «Moodle»; повідомлення в чаті електронна пошта: khotunov@gmail.com,
<b>Місце дисципліни в освітній програмі</b>	
<b>Освітня програма</b>	<a href="http://csbc.edu.ua/documents/otdel/oop_kb.pdf">http://csbc.edu.ua/documents/otdel/oop_kb.pdf</a>
<b>Перелік загальних компетентностей (ЗК)</b>	ЗК3. Здатність до абстрактного мислення, аналізу і синтезу. ЗК4. Здатність застосовувати знання у практичних ситуаціях. ЗК8. Здатність вчитися і оволодівати сучасними знаннями.
<b>Перелік спеціальних компетентностей (СК)</b>	СК3. Здатність вільно користуватись сучасними комп’ютерними та інформаційними технологіями, прикладними та спеціалізованими комп’ютерно-інтегрованими середовищами для розробки, впровадження та обслуговування апаратних та програмних засобів комп’ютерної інженерії. СК9. Здатність оформляти отримані робочі результати у вигляді презентацій, науково-технічних звітів.

	СК10. Здатність аргументувати вибір методів розв'язування спеціалізованих задач, критично оцінювати отримані результати, обґрунтовувати прийняті рішення.
<b>Перелік програмних результатів навчання</b>	<p><b>Знання</b></p> <p>РН2. Знати і розуміти теоретичні положення, що лежать в основі функціонування апаратних та програмних засобів комп'ютерної інженерії.</p> <p>РН3. Знати сучасні методи та технології для розв'язання прикладних задач комп'ютерної інженерії.</p> <p><b>Уміння</b></p> <p>РН7. Мати навички розробки, моделювання, тестування, діагностування та обслуговування апаратних та програмних засобів комп'ютерної інженерії.</p> <p>РН8. Вміти застосовувати знання для формулювання і розв'язування технічних задач спеціальності, використовуючи методи, що є найбільш придатними для досягнення поставлених цілей.</p> <p>РН9. Вміти використовувати методи аналізу та синтезу при розробці апаратних та програмних засобів комп'ютерної інженерії.</p> <p>РН10. Вміти системно мислити та застосовувати творчі здібності до формування нових та нестандартних рішень при розв'язуванні задач комп'ютерної інженерії.</p> <p>РН11. Вміти застосовувати знання технічних характеристик, конструктивних особливостей, призначення і правил експлуатації апаратних та програмних засобів комп'ютерної інженерії для вирішення технічних задач у професійній діяльності.</p> <p>РН13. Вміти здійснювати пошук інформації в різних джерелах для розв'язання задач комп'ютерної інженерії.</p> <p>РН14. Вміти ефективно працювати як індивідуально, так і у складі команди при вирішенні технічних та організаційних задач у професійній діяльності.</p> <p>РН17. Вміти обґрунтовувати прийняті рішення, оцінювати, оформляти та представляти результати професійної діяльності згідно діючої нормативної документації.</p>

	<p><b>Комунікація</b></p> <p>РН21. Використовувати інформаційно-комунікаційні технології для ефективного спілкування на професійному та соціальному рівнях.</p> <p><b>Автономія і відповідальність</b></p> <p>РН22. Вміти адаптуватись до нових ситуацій, обґрунтовувати, приймати та реалізовувати рішення у межах професійної компетенції.</p> <p>РН23. Усвідомлювати необхідність навчання впродовж усього життя з метою поглиблення набутих та здобуття нових фахових знань, удосконалення креативного мислення.</p> <p>РН24. Якісно виконувати роботу, досягати поставленої мети з дотриманням вимог професійної етики та нести відповідальність за результати своєї діяльності.</p>	
<b>Опис дисципліни</b>		
<b>Структура навантаження на студента</b>	Загальна кількість годин	180
	Кількість кредитів	6
	Кількість лекційних годин	34
	Кількість практичних занять	34
	Кількість годин для самостійної роботи студентів	112
	Форма підсумкового контролю	Залік
<b>Методи навчання</b>	Словесні (лекція, пояснення, бесіда); наочні (демонстрування презентацій); практичні (кейс практикум); аналіз ситуацій; методи самоконтролю.	
<b>Зміст дисципліни</b>		
<b>Тема 1 Позиційні системи числення</b>	Безпосереднє переведення чисел із 10-ої ПСЧ в 2-ву, 8-ву, 16-ву ПСЧ та навпаки. Методи прискореного переведення чисел в 2-ій, 8-ій, 16-ій ПСЧ. Виконання арифметичних операцій +, -, *, /, доб. кв. кореня в 2-ій ПСЧ	
<b>Тема 2 Непозиційні системи числення</b>	Перспективи непозиційних систем числення. „Римська” непозиційна система числення. Виконання арифметичних операцій в „римській” непозиційній системі числення. Виконання арифметичних операцій в системах залишкових класів	
<b>Тема 3 Мінус-двійкова</b>	Безпосереднє переведення чисел із 10-ої ПСЧ в мінус-2-ву та навпаки.	

<b>позиційна система числення</b>	Безпосереднє переведення чисел із 2-ої ПСЧ в мінус-2-ву та навпаки. Виконання арифметичних операцій додавання, віднімання, множення в м-2-ій ПСЧ
<b>Тема 4 2-10-ва позиційна система числення</b>	Безпосереднє переведення чисел із 10-ої ПСЧ в 2-10-ву ПСЧ та навпаки. Виконання арифметичних операцій додавання і віднімання в 2-10-ій ПСЧ
<b>Тема 5 Нестандартні позиційні системи числення</b>	Нестандартні ПСЧ. Безпосереднє переведення чисел із однієї нестандартної ПСЧ в іншу нестандартну ПСЧ та навпаки. Виконання арифметичних операцій в нестандартній ПСЧ
<b>Тема 6 Теорія булевих функцій</b>	Класифікація, табулювання, властивості БФ. Побудова таблиць істинності та номерів булевої функції. Побудова булевої функції в нормальній диз'юнктивній та нормальній кон'юнктивній формі. Табличний метод побудови комбінаційної схеми булевої функції на основі логічних елементів. Визначення коефіцієнтів складності реалізації булевої функції. Функціонально повні та перенасичені базиси логічних елементів. Базиси AND, OR, NOT; AND-NOT; OR-NOT; AND, XOR, «1». Основи конструювання цифрової техніки
<b>Тема 7 Методи мінімізації БФ</b>	Класична форма представлення булевих функцій. Метод Квайна-Мак-Класскі. Метод діаграм Вейча. Алгебра Жегалкіна. Алгебраїчна ФП БФ
<b>Тема 8 Беззнакові машинні коди з фіксованою точкою в 2 ПСЧ</b>	Класифікація машинних кодів. Беззнакові МК з ФТ (БзМК_ФТ). Інкремент БзМК_ФТ. Зсув вліво/вправо БзМК_ФТ. Додавання БзМК_ФТ. Множення БзМК_ФТ. Схеми реалізації.
<b>Тема 9 Беззнакові машинні коди з фіксованою точкою в 2-10 ПСЧ</b>	Інкремент БзМК_ФТ. Зсув вліво/вправо БзМК_ФТ. Додавання БзМК_ФТ. Множення БзМК_ФТ. Схеми реалізації.
<b>Тема 10 Знакові машинні коди з фіксованою точкою в 2 ПСЧ</b>	Знакові МК з ФТ (ЗМК_ФТ). Інкремент, декремент ЗМК_ФТ. Інверсія ЗМК_ФТ. Зсув вліво/вправо ЗМК_ФТ. Додавання/віднімання ЗМК_ФТ в ВОМК. Додавання/віднімання ЗМК_ФТ в ВДМК. Множення ЗМК_ФТ.

	<b>Схеми реалізації.</b>
<b>Тема 11 Знакові машинні коди з фіксованою точкою в 2-10 ПСЧ</b>	Знакові МК з ФТ (ЗМК_ФТ). Інкремент, декремент ЗМК_ФТ. Зсув вліво/вправо ЗМК_ФТ. Інверсія ЗМК_ФТ. Додавання/віднімання ЗМК_ФТ в ВОМК. Додавання/віднімання ЗМК_ФТ в ВДМК. Множення ЗМК_ФТ. <b>Схеми реалізації.</b>
<b>Тема 12 Знакові машинні коди з фіксованою точкою в м-2 ПСЧ</b>	Знакові МК з ФТ (ЗМК_ФТ). Інкремент, декремент ЗМК_ФТ. Зсув вліво/вправо ЗМК_ФТ. Інверсія ЗМК_ФТ. Додавання/віднімання ЗМК_ФТ Множення ЗМК_ФТ. <b>Схеми реалізації.</b>

### **Політика дисципліни**

<b>Політика відвідування</b>	Регулярне відвідування всіх видів занять, своєчасність виконання самостійної роботи. За об'єктивних причин (наприклад, хвороба, міжнародне стажування) навчання організується в онлайн формі за погодженням із керівником курсу.
<b>Політика щодо дедлайнів та перескладання</b>	Роботи, які здаються із порушенням термінів без поважних причин, оцінюються на нижчу оцінку.
<b>Академічна добросердість</b>	У випадку недотримання політики академічної добросердісті (плагіат, списування, обман) передбачено повторне проходження оцінювання.

### **Система оцінювання**

Поточний контроль здійснюється протягом семестру під час проведення практичних, семінарських та інших видів занять і оцінюється сумою набраних балів (максимальна сума – 100 балів; мінімальна сума, що дозволяє студенту отримати атестацію з предмету – 60 балів); підсумковий/ семестровий контроль, проводиться у формі заліку та іспиту, відповідно до графіку навчального процесу.

Підсумкова оцінка за умови заліку виставляється як загальна сума балів, набраних за результатами поточного контролю. Підсумкова оцінка за умови іспиту виставляється як загальна сума балів набраних за результатами поточного (70%) та підсумкового контролю.

### **Накопичування рейтингових балів з навчальної дисципліни** 1 семестр

<b>Види навчальної роботи</b>	<b>Мах кількість балів</b>
Виконання практичних робіт № 1-11	11*4=44 бали
Тестовий контроль (1,2,3 по 6 б, 4 по 8 б.)	26 балів

Індивідуальне творче завдання	30	
Всього	100	
<b>Накопичування рейтингових балів з навчальної дисципліни</b>		
2 семестр		
Виконання практичних робіт	$7*4=28$ балів	
Тестовий контроль	$3*14=42$ балів	
Індивідуальне творче завдання	30 балів	
Виконання завдань екзамену	30 балів	
Разом	100	

<b>Шкала оцінювання</b>		
<b>ECTS</b>	<b>Бали</b>	<b>Зміст</b>
<b>A</b>	90-100	Бездоганна підготовка в широкому контексті
<b>B</b>	80-89	Повні знання, міцні вміння
<b>C</b>	70-79	Хороші знання та вміння
<b>D</b>	65-69	Задовільні знання, стереотипні вміння
<b>E</b>	60-64	Виконання мінімальних вимог діяльності в стандартних умовах
<b>FX</b>	35-59	Слабкі знання, відсутність умінь
<b>F</b>	1-34	Необхідний повторний курс

### **Перелік рекомендованої літератури.**

1. Пасічник В.В., Лупенко С.А., Тиш Є.В. Комп’ютерна логіка. Навчальний посібник. Київ: Computing, 2021, 354 с.
2. Матвієнко М. П. Комп’ютерна логіка. Підручник. Вид. 2-ге перероб. та доп. Київ: Видавництво Ліра-К, 2018. 324 с.
3. Дичка І. А., Легеза В. П., Онай М. В. Комп’ютерна логіка. Прикладна теорія цифрових автоматів: Комп’ютерний практикум. Київ: КПІ ім. Ігоря Сікорського, 2018, 88 с.
4. В. І. Жабін, І. А. Клименко, В. В. Ткаченко Комп’ютерна логіка: Практикум [Електронний ресурс]: навч. посіб. для студ. спеціальності 123 «Комп’ютерні системи та мережі», спеціалізацій «Комп’ютерні системи та мережі» та «Технології програмування для комп’ютерних

*систем та мереж».* КПІ ім. Ігоря Сікорського. Електронні текстові данні (1 файл: 1,02 Мбайт). Київ: КПІ ім. Ігоря Сікорського, 2019. 97с.